

# PFE1000F

## RELIABILITY DATA

### 信頼性データ

DWG.NO. C251-57-01		
承認	査閲	担当
 21.Oct.'08	H. Kawagoe 21, Oct, '08	 20, Oct. '08

## INDEX

	PAGE
1. MTBF計算値 Calculated Values of MTBF .....	R-1
2. 部品ディレーティング Component Derating .....	R-2
3. 主要部品温度上昇値 Main Components Temperature Rise $\Delta T$ List .....	R-4
4. アブノーマル試験 Abnormal Test .....	R-5
5. 振動試験 Vibration Test .....	R-9
6. ノイズシミュレート試験 Noise Simulate Test .....	R-10
7. はんだ耐熱性試験 Resistance to Soldering Heat Test .....	R-11
8. 熱衝撃試験 Thermal Shock Test .....	R-12
9. 高温貯蔵試験 High Temperature Storage Test .....	R-14
10. 低温貯蔵試験 Low Temperature Storage Test .....	R-15

※ 信頼性試験は、代表データであり、全ての製品は、ほぼ同等な特性を示します。  
従いまして、この値は実力値とお考え願います。

The following data are typical values. As all units have nearly the same characteristics,  
the data to be considered as ability values.

1. MTBF計算値 Calculated Values of MTBF

MODEL : PFE1000F

(1) 算出方法 Calculating Method

Telcordiaの部品ストレス解析法(\*1)で算出されています。

故障率 $\lambda_{SS}$ は、それぞれの部品ごとに電気ストレスと動作温度によって決定されます。

Calculated based on parts stress reliability projection of Telcordia (\*1).

Individual failure rate  $\lambda_{SS}$  is calculated by the electric stress and temperature rise of the each device.

\*1: Telcordia (Bellcore) "Reliability Prediction Procedure for Electronic Equipment"  
(Document number TR-332, Issue5)

<算出式> 
$$MTBF = \frac{1}{\lambda_{equip}} = \frac{1}{\pi_E \sum_{i=1}^m N_i \cdot \lambda_{SSi}} \times 10^9 \text{ 時間 (hours)}$$

$$\lambda_{SSi} = \lambda_{Gi} \cdot \pi_{Qi} \cdot \pi_{Si} \cdot \pi_{Ti}$$

- $\lambda_{equip}$  : 全機器故障率 (FITs) Total Equipment failure rate (FITs = Failures in  $10^9$  hours)
- $\lambda_{Gi}$  :  $i$  番目の部品に対する基礎故障率 Generic failure rate for the  $i$ th device
- $\pi_{Qi}$  :  $i$  番目の部品に対する品質ファクタ Quality factor for the  $i$ th device
- $\pi_{Si}$  :  $i$  番目の部品に対するストレスファクタ Stress factor for the  $i$ th device
- $\pi_{Ti}$  :  $i$  番目の部品に対する温度ファクタ Temperature factor for the  $i$ th device
- $m$  : 異なる部品の数 Number of different device types
- $N_i$  :  $i$  番目の部品の個数 Quantity of  $i$ th device type
- $\pi_E$  : 機器の環境ファクタ Equipment environmental factor

(2) MTBF値 MTBF Values

条件 Conditions : Output Current: 21A (100%)  
Environment GB (Ground, Benign)

PFE1000F-48

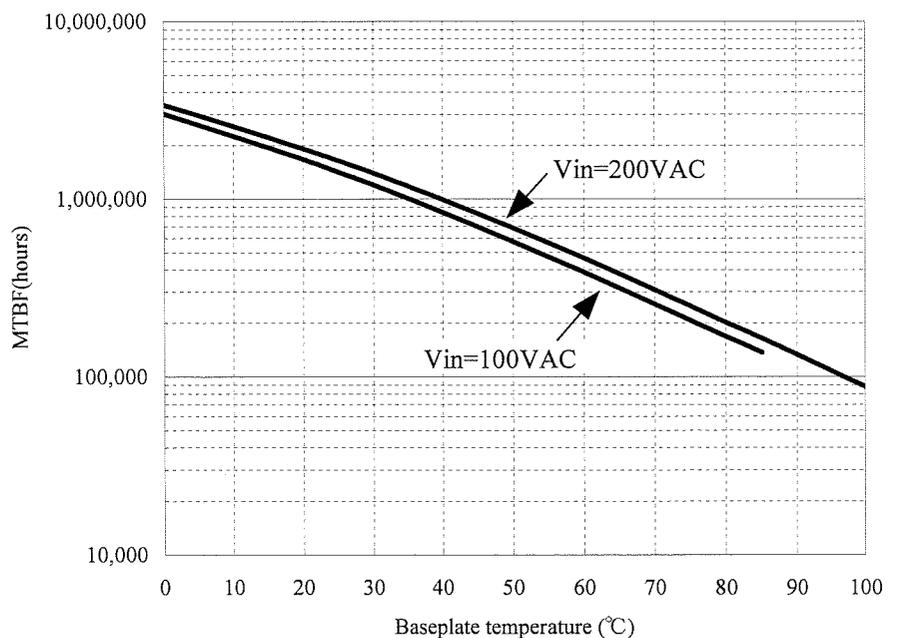
Vin : 100VAC

Baseplate temperature	MTBF
25°C	1,421,294 (hours)
40°C	842,862 (hours)
70°C	256,676 (hours)
85°C	137,406 (hours)

Vin : 200VAC

Baseplate temperature	MTBF
25°C	1,645,413 (hours)
40°C	995,187 (hours)
80°C	203,290 (hours)
100°C	88,076 (hours)

Baseplate temperature vs. MTBF



## 2. 部品ディレーティング Component Derating

MODEL : PFE1000F-48

## (1) 算出方法 Calculating Method

## (a) 測定条件 Measuring Conditions

- ・入力電圧 : 100VAC  
Input Voltage
- ・出力電流 : 21A (100%)  
Output Current
- ・取付方法 : 標準取付 (放熱器有)  
Mounting Method Standard Mounting Method (with Heatsink)
- ・ベースプレート温度 : 85°C  
Baseplate Temperature

## (b) 半導体 Semiconductors

ケース温度、消費電力および熱抵抗より使用状態の接合点温度を求め、最大定格との比較を行いました。

The maximum rating temperature is compared with junction temperature which is calculated based on case temperature, power dissipation and thermal impedance.

## (c) IC、抵抗、コンデンサー等 IC, Resistors, Capacitors, etc.

周囲温度、使用状態、消費電力など、個々の値は設計基準内に入っています。

Ambient temperature, operating condition, power dissipation, etc are within derating criteria.

## (d) 熱抵抗算出方法 Calculating Method of Thermal Impedance

$$\theta_{j-l} = \frac{T_{j(max)} - T_l}{P_{c(max)}} \quad \theta_{j-c} = \frac{T_{j(max)} - T_c}{P_{c(max)}} \quad \theta_{j-a} = \frac{T_{j(max)} - T_a}{P_{c(max)}}$$

$T_c$  : ディレーティングの始まるケース温度 一般に25°C  
Case Temperature at Start Point of Derating ; 25°C in General

$T_a$  : ディレーティングの始まる周囲温度 一般に25°C  
Ambient Temperature at Start Point of Derating ; 25°C in General

$T_l$  : ディレーティングの始まるリード温度 一般に25°C  
Lead Temperature at Start Point of Derating ; 25°C in General

$P_{c(max)}$  : 最大コレクタ(チャネル)損失  
( $P_{ch(max)}$ ) Maximum Collector(Channel) Dissipation

$T_{j(max)}$  : 最大接合点温度  
( $T_{ch(max)}$ ) Maximum Junction(Channel) Temperature

$\theta_{j-c}$  : 接合点からケースまでの熱抵抗  
( $\theta_{ch-c}$ ) Thermal Impedance between Junction(Channel) and Case

$\theta_{j-a}$  : 接合点から周囲までの熱抵抗  
( $\theta_{ch-a}$ ) Thermal Impedance between Junction(Channel) and Air

$\theta_{j-l}$  : 接合点からリードまでの熱抵抗  
( $\theta_{ch-l}$ ) Thermal Impedance between Junction(Channel) and Lead

## (2) 部品ディレーティング表 Component Derating List

## PFE1000F-48

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor
Q7	CHIP TRANSISTOR	Tj(max): 150.0°C	Tj: 92.9°C	61.9%
Q8	CHIP TRANSISTOR	Tj(max): 150.0°C	Tj: 96.9°C	64.6%
Q201	CHIP TRANSISTOR	Tj(max): 150.0°C	Tj: 85.5°C	57.0%
Q301	CHIP MOS FET	Tch(max): 150.0°C	Tch: 110.8°C	73.9%
Q305	CHIP MOS FET	Tch(max): 150.0°C	Tch: 122.3°C	81.5%
Q306	CHIP MOS FET	Tch(max): 150.0°C	Tch: 115.5°C	77.0%
Q307	CHIP MOS FET	Tch(max): 150.0°C	Tch: 104.8°C	69.9%
Q308	CHIP MOS FET	Tch(max): 150.0°C	Tch: 103.5°C	69.0%
Q309	CHIP MOS FET	Tch(max): 150.0°C	Tch: 102.3°C	68.2%
D19	CHIP FRD	Tj(max): 150.0°C	Tj: 97.2°C	64.8%
D20	CHIP FRD	Tj(max): 150.0°C	Tj: 94.8°C	63.2%
D207	CHIP FRD	Tj(max): 150.0°C	Tj: 83.8°C	55.9%
D301	CHIP DIODE	Tj(max): 150.0°C	Tj: 97.7°C	65.1%
D304	CHIP DIODE	Tj(max): 150.0°C	Tj: 93.8°C	62.5%
D306	CHIP FRD	Tj(max): 150.0°C	Tj: 87.8°C	58.5%
D307	CHIP FRD	Tj(max): 150.0°C	Tj: 104.4°C	69.6%
D401	CHIP SBD	Tj(max): 150.0°C	Tj: 92.0°C	61.3%
D407	CHIP SBD	Tj(max): 150.0°C	Tj: 89.2°C	59.5%
A2	CHIP IC	Tj(max): 125.0°C	Tj: 92.6°C	74.1%
A8	CHIP IC	Tj(max): 125.0°C	Tj: 107.5°C	86.0%
A11	CHIP IC	Tj(max): 150.0°C	Tj: 111.1°C	74.1%
PC2	CHIP COUPLER	Tj(max): 125.0°C	Tj: 86.1°C	68.9%
SR301	CHIP SCR	Tj(max): 125.0°C	Tj: 98.1°C	78.5%

3. 主要部品温度上昇値 Main Components Temperature Rise  $\Delta T$  List

MODEL : PFE1000F-48

部品番号 Location No.	部品名 Part Name	温度上昇値 $\Delta T_{C-P}$ Temperature Rise
Q7	CHIP TRANSISTOR	2.9
Q8	CHIP TRANSISTOR	4.9
Q201	CHIP TRANSISTOR	0.2
Q301	CHIP MOS FET	20.5
Q305	CHIP MOS FET	32.2
Q306	CHIP MOS FET	27.0
Q307	CHIP MOS FET	17.2
Q308	CHIP MOS FET	16.3
Q309	CHIP MOS FET	8.7
D19	CHIP FRD	8.7
D20	CHIP FRD	9.1
D301	CHIP DIODE	10.5
D304	CHIP DIODE	6.3
D306	CHIP FRD	2.8
D307	CHIP FRD	7.3
D401	CHIP SBD	2.3
A2	CHIP IC	2.9
A8	CHIP IC	17.8
A11	CHIP IC	19.6
PC2	CHIP COUPLER	0.8
SR301	CHIP SCR	8.3
T1	TRANS,PULSE	14.9
T302	TRANS,PULSE	22.1
L304	CHOKE COIL	44.6
L401	CHOKE COIL	11.2
	BASEPLATE	85 (basis)

## ・ 測定条件 Measuring Conditions

取付方法 Mounting Method	<p style="text-align: center;">標準取付 (放熱器有) Standard Mounting Method (with Heatsink)</p> <p style="text-align: center;">Ta = 25°C</p> <p style="text-align: center;">放熱器 Heatsink</p> <p style="text-align: center;">ベースプレート Baseplate</p> <p style="text-align: center;">電源 Power Supply</p> <p style="text-align: center;">ベースプレート温度測定点 (85°C) Measuring point of Baseplate Temperature</p> <p style="text-align: center;">入力側 Input</p> <p style="text-align: center;">出力側 Output</p> <p style="text-align: center;">Center</p>
	<p>入力電圧 Input Voltage</p> <p style="text-align: center;">100VAC</p>
<p>出力電圧 Output Voltage</p> <p style="text-align: center;">48VDC</p>	
<p>出力電流 Output Current</p> <p style="text-align: center;">21A (100%)</p>	

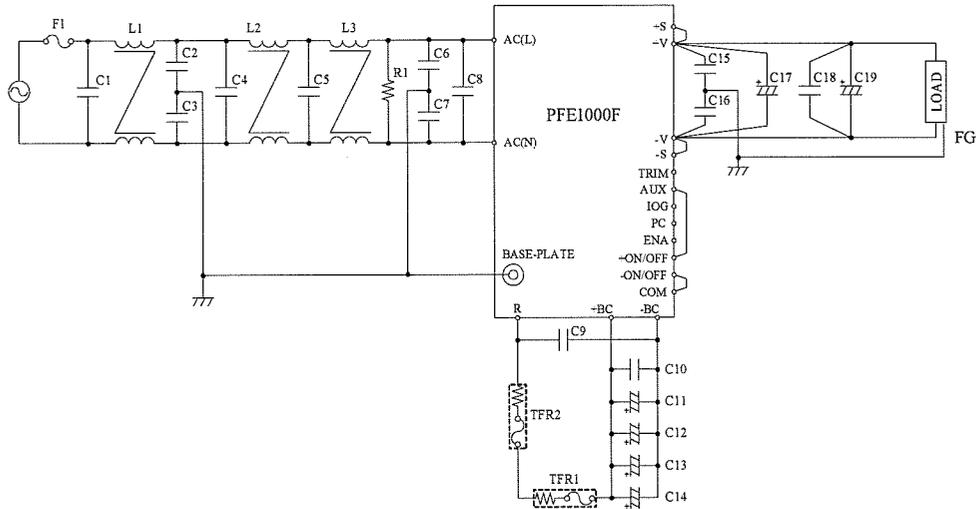
$\Delta T_{C-P}$  : 周囲温度25°Cにおいてベースプレート温度が85°Cとなる放熱条件とし、その時のベースプレート温度を基準とした各部品の $\Delta T$ (ベースプレートと部品との温度差)を表したもの。

Temperature difference between a case of each component and baseplate, fitted power supply with heatsink to be maintained 85°C (baseplate temperature) at 25°C (ambient temperature).

4. アブノーマル試験 Abnormal Test

MODEL : PFE1000F-48

(1) 試験条件及び回路 Test Condition and Circuit



- 入力電圧 : 200VAC
- ベースプレート温度 : 25°C
- フィルムコンデンサ (C1,C4,C5,C8) : 250VAC 1 μF
- セラミックコンデンサ (C6,C7) : 250VAC 4700pF
- 電解コンデンサ (C11,C12,C13,C14) : 450V 390 μF
- 電解コンデンサ (C17,C19) : 100V 220 μF
- チョークコイル (L1,L2,L3) : 2mH
- 温度ヒューズ (TFR1,TFR2) : 5.1Ω 139°C
- 出力電流 : 21A(100%)
- 使用ヒューズ (F1) : 25A
- セラミックコンデンサ (C2,C3) : 250VAC 470pF
- フィルムコンデンサ (C9,C10) : 450V 1 μF
- フィルムコンデンサ (C15,C16) : 250VAC 0.033 μF
- セラミックコンデンサ (C18) : 100V 2.2 μF
- 抵抗 (R1) : 0.5W 470kΩ

(2) 試験結果 (Test Results)

No.	試験箇所 Test Point		試験 モード Test Mode		試験結果 Test Results												備考 Note	
					Fi:Fire Da:Damaged			So:Smoke Fu:Fuse Blown		Bu:Burst NO:No Output		Se:Smell NC:No Change		Re:Red Hot Ot:Others				
					1	2	3	4	5	6	7	8	9	10	11	12		
	部品 Location	試験 端子 Test Terminal	S H O R T	O P E N	発 火 Fi	発 煙 So	破 裂 Bu	異 臭 Se	発 熱 Re	破 損 Da	ヒ ュー ズ 断 Fu	O V P	O C P	出 力 断 NO	変 化 な し NC	そ の 他 Ot		
1	Q301	G-D	●							●	●			●			Da: Q302,Q303,D301-D304, R301	
2		G-S	●											●				
3		D-S	●								●	●		●				Da: D301-D304
4		G		●							●	●		●				Da: Q302,Q303
5		D		●												●		● 効率低下 Efficiency Down
6		S		●												●		● 効率低下 Efficiency Down

No.	試験箇所 Test Point		試験 モード Test Mode		試験結果 Test Results												備考 Note									
					Fi:Fire		So:Smoke			Bu:Burst		Se:Smell		Re:Red Hot												
	部品 Location No.	試験 端子 Test Terminal	S H O R T	O P E N	Da:Damaged	Fu:Fuse Blown	NO:No Output	NC:No Change	Ot:Others	1	2	3	4	5	6	7		8	9	10	11	12				
7	Q305	G-D	●																●							
8		G-S	●																	●						
9		D-S	●																	●						
10		G		●																●						
11		D		●																●						
12		S		●																●						
13	Q306	G-D	●																●							
14		G-S	●																●							
15		D-S	●																●							
16		G		●															●							
17		D		●															●							
18		S		●															●							
19	Q309	G-D	●								●								●						Da: A2,R328,R329	
20		G-S	●								●								●						Da:D21,A2,R112,R113	
21		D-S	●								●								●						Da:D21,R108,R112,R113	
22		G		●															●							
23		D		●															●							
24		S		●															●							
25	Q7	B-E	●															●								
26		C-E	●																	●						
27		B-C	●																●							
28		B		●															●							
29		C		●															●							
30		E		●															●							
31	Q8	B-E	●															●								
32		C-E	●															●								
33		B-C	●															●								
34		B		●														●								
35		C		●														●								
36		E		●														●								
37	D301	1-2	●																●							
38		1-3	●								●	●						●							Da:D304	
39		2-3	●								●	●						●							Da:D304	
40		1		●															●							
41		2		●															●							
42		3		●																●						効率・力率低下 Efficiency and Power Factor down
43	D307	1-2	●								●	●						●							Da: Q301,Q302,Q303,D301-D304, D305,R301-R306,R317	
44		1-3	●																●							
45		2-3	●								●	●							●						Da: Q301,Q302,Q303,D301-D304, D305,R301-R306,R317	
46		1		●																●						効率低下 Efficiency Down
47		2		●																●						効率低下 Efficiency Down
48		3		●																●						効率低下 Efficiency Down

No.	試験箇所 Test Point		試験 モード Test Mode		試験結果 Test Results												備考 Note
					Fi:Fire		So:Smoke			Bu:Burst		Se:Smell			Re:Red Hot		
	部品 Location No.	試験 端子 Test Terminal	S H O R T	O P E N	1	2	3	4	5	6	7	8	9	10	11	12	
Da:Damaged					Fu:Fuse Blown	NO:No Output	NC:No Change	Ot:Others	Fi	So	Bu	Se	Re	Da	Fu	NO	NC
49	D401	1-2	●										●	●			
50		1-3	●												●		
51		2-3	●										●	●			
52		1		●												● 効率低下 Efficiency Down	
53		2		●												● 効率低下 Efficiency Down	
54		3		●												● 効率低下 Efficiency Down	
55	D12	A-K	●										●				
56		A-K		●						●				●		Da:A2	
57	D19	A-K	●										●				
58		A-K		●									●				
59	D20	A-K	●										●				
60		A-K		●									●				
61	SR301	G-A	●												●		
62		G-K	●												●		
63		A-K	●												●		
64		G		●							●			●		Da: External Thermal Fuse Res.	
65	A		●							●			●		Da: External Thermal Fuse Res.		
66	K		●							●			●		Da: External Thermal Fuse Res.		
67	T301	2-3	●												●		
68		7-8	●												●		
69		2		●											●		
70		7		●										●			
71	T302	1-2	●												●	効率低下 Efficiency Down	
72		3-4	●												●	効率低下 Efficiency Down	
73		1-3	●										●				
74		1-4	●								●			●		Da:Q305,D208,D209,R263,R264	
75		2-3	●											●			
76		2-4	●											●			
77		1		●										●			
78		2		●										●			
79		3		●										●			
80		4		●										●			
81	T303	1-2	●												●	効率低下 Efficiency Down	
82		3-4	●												●	効率低下 Efficiency Down	
83		1-3	●											●			
84		1-4	●											●			
85		2-3	●								●			●		Da:Q307,D208,D209,R263,R264	
86		2-4	●											●			
87		1		●										●			
88		2		●										●			
89		3		●										●			
90		4		●										●			
91	L304	1-2	●							●	●		●			Da:Q301,Q302,Q303	
92		3-4	●								●					Da:R307	
93		5-6	●								●	●		●		Da:Q301,Q302,Q303	
94		7-8	●												●		
95		1		●											●		
96		3		●											●		
97		5		●											●		
98		7		●											●		



## 5. 振動試験 Vibration Test

MODEL : PFE1000F-48

## (1) 振動試験種類 Vibration Test Class

掃引振動数耐久試験 Frequency Variable Endurance Test

## (2) 使用振動試験装置 Equipment Used

EMIC (株)製	制御部	F-400-BM-DCS-7800	加振部	905-FN
EMIC	Controller		Vibrator	

## (3) 供試品台数 The Number of D.U.T. (Device Under Test)

1 台 (unit)

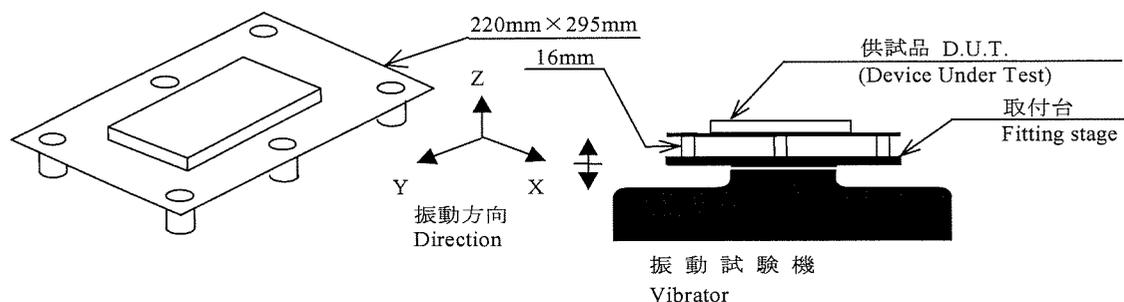
## (4) 試験条件 Test Conditions

- ・周波数範囲 : 10~55Hz  
Sweep Frequency
- ・掃引時間 : 1 分間  
Sweep Time 1 min.
- ・振幅 : 一定 (0.825mm)  
Amplitude const.
- ・振幅方向 : X, Y, Z  
Directions
- ・試験時間 : 1 時間  
Test Time : 1 hour each

## (5) 試験方法 Test Method

供試品を基板に取付け(M3ビスで4箇所固定)、それを取付台に固定する。

Fix the D.U.T. on the circuit board ( fitting by four M3-tapped-holes) and fit it on the fitting-stage.



## (6) 試験結果 Test Results

合格 OK

## ・試験条件 Test Conditions

入力電圧 : 100VAC  
Input Voltage

出力電流 : 21A(100%)  
Output Current

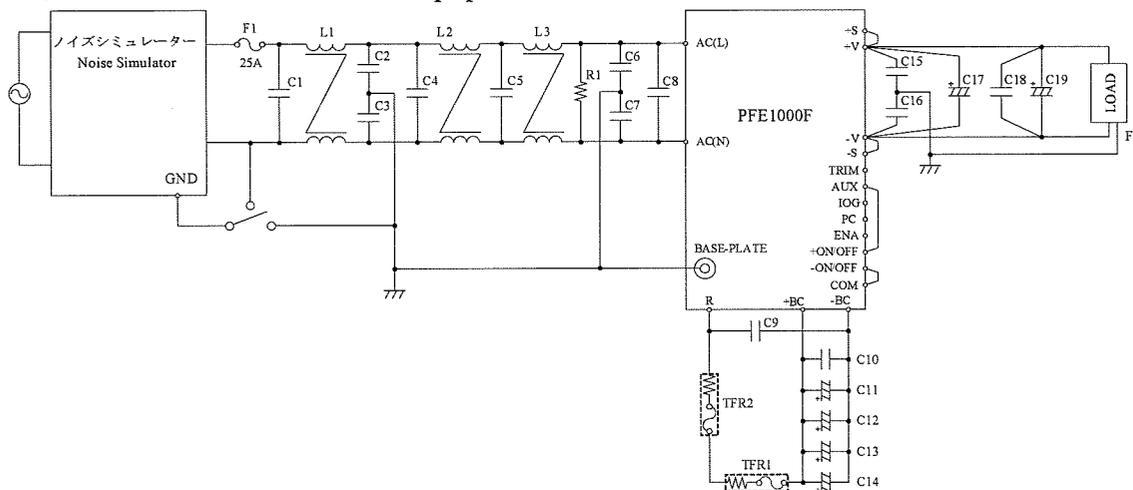
ベースプレート温度 : 25°C  
Baseplate Temperature

測定確認項目 Check Item		出力電圧 (V) Output Voltage	リップルノイズ電圧 (mVp-p) Ripple and noise Voltage	機構・実装状態 D.U.T. State
試験前 Before Test		48.204	65	—————
試験後 After Test	X	48.205	62	異常無し OK
	Y	48.205	64	異常無し OK
	Z	48.207	64	異常無し OK

6. ノイズシミュレート試験 Noise Simulate Test

MODEL : PFE1000F

(1) 試験回路及び測定器 Test Circuit and Equipment



- ・シミュレーター Simulator : INS-4320 (ノイズ研究所) (Noise Laboratory)
- ・フィルムコンデンサ (C1,C4,C5,C8) : 250VAC 1 $\mu$ F Film Cap.
- ・セラミックコンデンサ (C2,C3) : 250VAC 470pF Ceramic Cap.
- ・セラミックコンデンサ (C6,C7) : 250VAC 4700pF Ceramic Cap.
- ・フィルムコンデンサ (C9,C10) : 450V 1 $\mu$ F Film Cap.
- ・電解コンデンサ (C11,C12,C13,C14) : 450V 390 $\mu$ F Electrolytic Cap.
- ・フィルムコンデンサ (C15,C16) : 250VAC 0.033 $\mu$ F Film Cap.
- ・電解コンデンサ (C17,C19) Electrolytic Cap. PFE1000F-12 : 25V 1000uF  
PFE1000F-28 : 50V 470uF  
PFE1000F-48 : 100V 220uF
- ・セラミックコンデンサ (C18) : 100V 2.2 $\mu$ F Ceramic Cap.
- ・チョークコイル (L1,L2,L3) : 2mH Choke coil
- ・抵抗 (R1) : 0.5W 470k $\Omega$  Resistor
- ・温度ヒューズ (TFR1,TFR2) : 5.1 $\Omega$  139 $^{\circ}$ C Thermal fuse

(2) 試験条件 Test Conditions

- ・入力電圧 Input Voltage : 100VAC, 230VAC
- ・出力電圧 Output Voltage : 定格 Rated
- ・出力電流 Output Current : PFE1000F-12 60A(100%)  
PFE1000F-28 36A(100%)  
PFE1000F-48 21A(100%)
- ・ベースプレート温度 Baseplate Temperature : 25 $^{\circ}$ C
- ・パルス幅 Pulse Width : 50ns~1000ns
- ・ノイズ電圧 Noise Level : 0V ~ 2kV
- ・位相 Phase shift : 0 $^{\circ}$  ~ 360 $^{\circ}$
- ・極性 Polarity : +, -
- ・印加モード Mode : ノーマル、コモン Normal, Common
- ・トリガ選択 Trigger Select : Line

(3) 供試品台数 The Number of D.U.T. (Device Under Test)

PFE1000F-12 1台 (unit)      PFE1000F-28 1台 (unit)      PFE1000F-48 1台 (unit)

(4) 判定条件 Acceptable Conditions

- 1.破壊しない事 Not to be damaged
- 2.出力がダウンしない事 No output shut down
- 3.その他異常のない事 No other abnormalities

(5) 試験結果 Test Result

PFE1000F-12	合格 OK
PFE1000F-28	合格 OK
PFE1000F-48	合格 OK

## 7. はんだ耐熱性試験 Resistance to Soldering Heat Test

MODEL : PFE1000F-48

## (1) 使用装置 Machine Used

自動半田付け装置 : TLC-350IV (東京生産技研)  
Automatic Dip Soldering Machine (TOKYO SEISAN GIKEN)

## (2) 供試品台数 The Number of D.U.T. (Device Under Test)

1台 (unit)

## (3) 試験条件 Test Conditions

- ・ 溶融はんだ温度 : 260℃  
Dip Soldering Temperature
- ・ 浸漬保持時間 : 10秒  
Dip Time 10 seconds
- ・ 予備加熱温度 : 130℃  
Pre-heating Temperature
- ・ 予備加熱時間 : 60秒  
Pre-heating Time 60 seconds

## (4) 試験方法 Test Method

初期測定の後、供試品を基板にのせ、自動はんだ付装置でフラックス浸漬、予備加熱、はんだ付を常温常湿下に1時間放置し、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. on a circuit board, transfer to flux-dipping, pre-heat and solder in the automatic dip soldering machine. Leave it for 1 hour at the room temperature, then check if there is no abnormal output.

## (5) 試験結果 Test Results

合格 OK

## ・ 試験条件 Test Conditions

入力電圧 : 100VAC      出力電流 : 21A(100%)      ベースプレート温度 : 25℃  
Input Voltage      Output Current      Baseplate Temperature

測定確認項目 Check Item		試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	48.195	48.183
リップルノイズ電圧 Ripple and noise Voltage	mVp-p	66	63
入力変動 Line Regulation	mV	3	4
負荷変動 Load Regulation	mV	2	2
絶縁抵抗 Isolation Resistance	—	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK

## 8. 熱衝撃試験 Thermal Shock Test

MODEL : PFE1000F-48

## (1) 使用計測器 Equipment Used

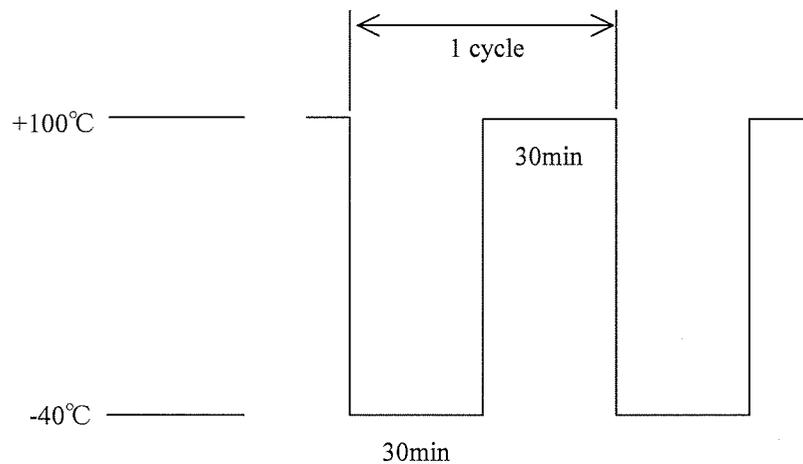
THERMAL SHOCK CHAMBER TSV-40 (ESPEC CORP.)

## (2) 供試品台数 The Number of D.U.T. (Device Under Test)

5 台 (units)

## (3) 試験条件 Test Conditions

- ・電源周囲温度 :  $-40^{\circ}\text{C}$   $\longleftrightarrow$   $+100^{\circ}\text{C}$   
Ambient Temperature
- ・試験時間 : 30min  $\longleftrightarrow$  30min  
Test Time



- ・試験サイクル : 100、200 サイクル  
Test Cycles 100, 200 cycles
- ・非動作  
Not Operating

## (4) 試験方法 Test Method

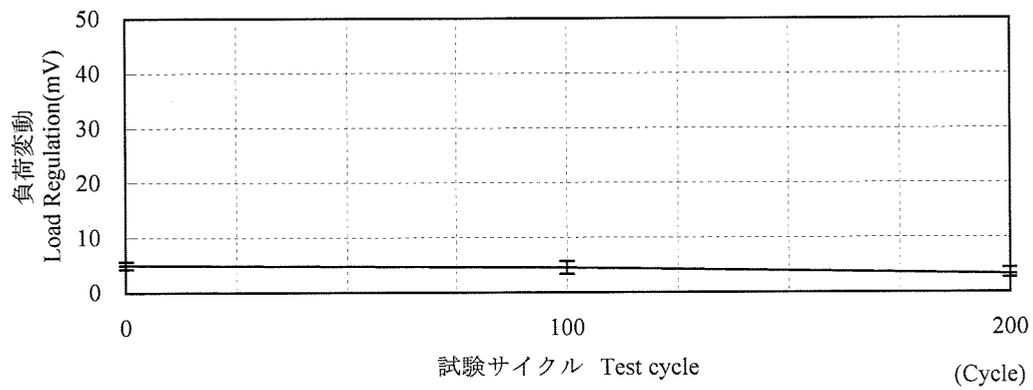
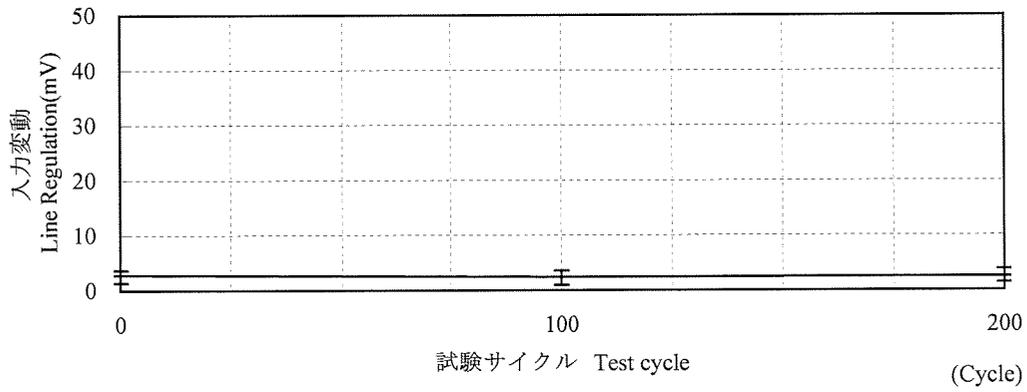
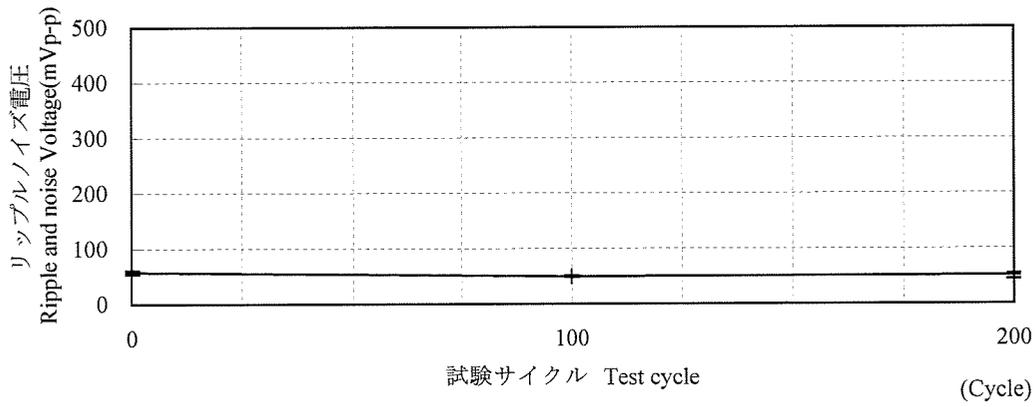
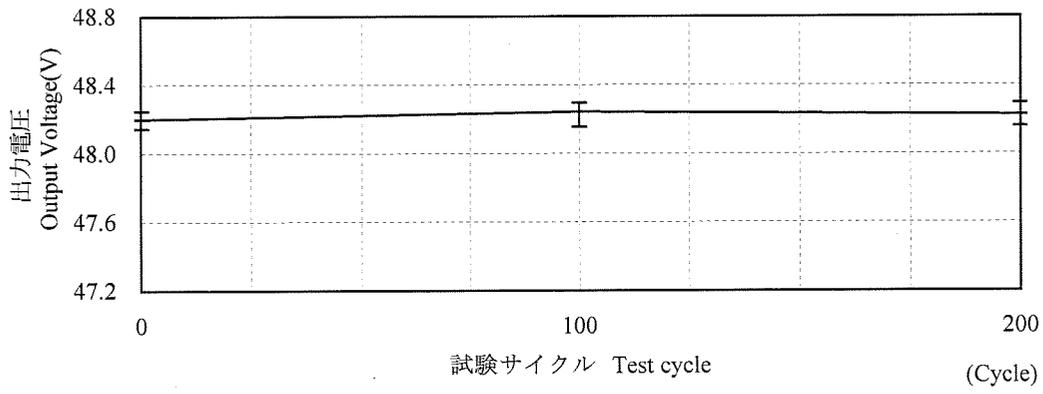
初期測定の後、供試品を試験槽に入れ、上記サイクルで試験を行う。100、200 サイクル後に、供試品を常温常湿下に1時間放置し、出力に異常がない事を確認する。

Before the test check if there is no abnormal output and put the D.U.T. in the testing chamber. Then test it in the above cycles. After the test is completed leave it for 1 hour at room temperature and check if there is no abnormal output.

## (5) 試験結果 Test Results

合格 OK

測定データは、次頁に示す。  
See next page for measuring data.



## 9. 高温貯蔵試験 High Temperature Storage Test

MODEL : PFE1000F-48

## (1) 使用計測器 Equipment Used

TEMP.&amp; HUMID. CHAMBER SH-240SI (ESPEC CORP.)

## (2) 供試品台数 The Number of D.U.T. (Device Under Test)

3 台 (units)

## (3) 試験条件 Test Conditions

・電源周囲温度	: 100°C	・試験時間	: 100時間	・非動作
Ambient Temperature		Test Time	Hours	Not operating

## (4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、槽の温度を室温（25°C）から規定の温度（100°C）まで徐々に上げる。供試品を規定温度で100時間放置し常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. in testing chamber, and the chamber temperature is gradually increased from 25°C to 100°C. Leave the D.U.T. For 100 hours at 100°C and for 1 hour at the room temperature, then check if there is no abnormal output.

## (5) 試験結果 Test Results

合格 OK

・試験条件 Test Conditions

入力電圧 : 100VAC

出力電流 : 21A(100%)

ベースプレート温度 : 25°C

Input Voltage

Output Current

Baseplate Temperature

測定確認項目 Check Item		No.1		No.2		No.3	
		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	48.298	48.306	48.206	48.195	48.174	48.159
リップルノイズ電圧 Ripple and noise Voltage	mVp-p	63	62	64	63	64	62
入力変動 Line Regulation	mV	4	3	4	3	3	4
負荷変動 Load Regulation	mV	4	3	7	6	3	3
絶縁抵抗 Isolation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK

