

PSS10- *- *

RELIABILITY DATA

信頼性データ

DWG.No. C195-57-01A		
承認	査閲	担当
Kurosawa	Y. Kihama	H. Shimizu
27. Sep. '05	27. Sep. '05	27. Sep. '05

I N D E X

PAGE

1. MTBF 計算値	Calculated Values of MTBF	R-1
2. 部品デレーティング	Component Derating	R-2
3. 主要部品温度上昇値	Main Components Temperature Rise ΔT List	R-4
4. アブノーマル試験	Abnormal Test	R-5
5. 振動試験	Vibration Test	R-8
6. ノイズシミュレート試験	Noise Simulate Test	R-9
7. はんだ耐熱性試験	Resistance to Soldering Heat Test	R-10
8. 熱衝撃試験	Thermal Shock Test	R-11
9. 高温貯蔵試験	High Temperature Storage Test	R-13
10. 低温貯蔵試験	Low Temperature Storage Test	R-14
11. 高温加湿通電試験	High Temperature and High Humidity Bias Test	R-15
12. 高温連続通電試験	High Temperature Bias Test	R-16

※ 信頼性試験は、代表データであり、全ての製品は、ほぼ同等な特性を示します。
従いまして、この値は実力値とお考え願います。

The following data are typical values. As all units have nearly the same characteristics, the data to be considered as ability values.

1. MTBF 計算値 Calculated Values of MTBF

MODEL : PSS10-48-5

(1) 算出方法 Calculating Method

Telcordiaの部品ストレス解析法(*1)で算出されています。

故障率 λ_{SSi} は、それぞれの部品ごとに電気ストレスと動作温度によって決定されます。

Calculated based on parts stress reliability projection of Telcordia (*1).

Individual failure rate λ_{SS} is calculated by the electric stress and temperature rise of the each device.

*1: Telcordia (Bellcore) "Reliability Prediction Procedure for Electronic Equipment"
(Document number TR-332, Issue5)

<算出式>
$$MTBF = \frac{1}{\lambda_{equip}} = \frac{1}{\sum_{i=1}^m \lambda_{SSi}} \times 10^9 \text{ 時間 (hours)}$$

$$\lambda_{SSi} = \lambda_{Gi} \cdot \pi_{Qi} \cdot \pi_{Si} \cdot \pi_{Ti} \cdot \pi_E$$

- λ_{equip} : 全機器故障率 (FITs) Total Equipment failure rate (FITs = Failures in 10^9 hours)
- λ_{Gi} : i番目の部品に対する基礎故障率 Generic failure rate for the *i*th device
- π_{Qi} : i番目の部品に対する品質ファクタ Quality factor for the *i*th device
- π_{Si} : i番目の部品に対するストレスファクタ Stress factor for the *i*th device
- π_{Ti} : i番目の部品に対する温度ファクタ Temperature factor for the *i*th device
- m* : 総部品点数 Number of total device
- π_E : 機器の環境ファクタ Equipment environmental factor

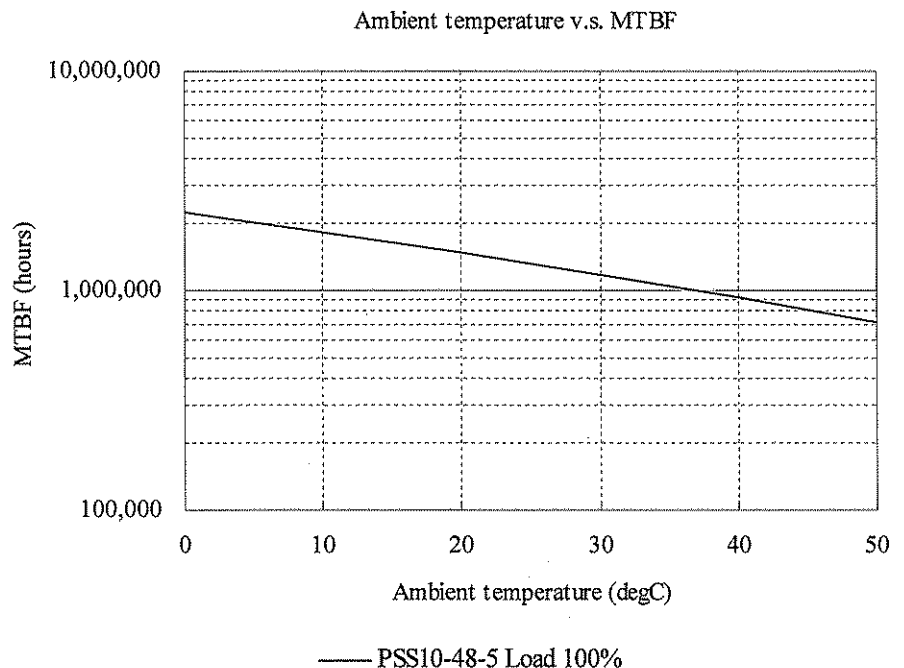
(2) MTBF値 MTBF Values

条件 Conditions : $V_{in} = 48VDC$
Environment GB (Ground, Benign)

PSS10-48-5

Output current: 2.0A (100%)

Ambient Temperature	MTBF
0°C	2,294,663 (hours)
25°C	1,331,068 (hours)
50°C	719,689 (hours)



2. 部品ディレーティング Component Derating

MODEL : PSS10-**-5

(1) 算出方法 Calculating Method

(a) 測定条件 Measuring Conditions

・入力電圧	: 定格	・出力電流	: 100%
Input Voltage	Rated	Output Current	
・周囲温度	: 50℃	・取付方法	: 水平取付 (ケース面上)
Ambient Temperature		Mounting Method	Horizontal Mounting
・冷却方式	: 自然空冷		
Cooling	Convection Cooling		

(b) 半導体 Semiconductors

ケース温度、消費電力および熱抵抗より使用状態の接合点温度を求め、最大定格との比較を行いました。

The maximum rating temperature is compared with junction temperature which is calculated based on case temperature, power dissipation and thermal impedance.

(c) IC、抵抗、コンデンサー等 IC, Resistors, Capacitors, etc.

周囲温度、使用状態、消費電力など、個々の値は設計基準内に入っています。

Ambient temperature, operating condition, power dissipation, etc are within derating criteria.

(d) 熱抵抗算出方法 Calculating Method of Thermal Impedance

$$\theta_{j-c} = \frac{T_{j(max)} - T_c}{P_{c(max)}} \quad \theta_{j-a} = \frac{T_{j(max)} - T_a}{P_{c(max)}} \quad \theta_{j-l} = \frac{T_{j(max)} - T_l}{P_{c(max)}}$$

T_c : ディレーティングの始まるケース温度 一般に25℃
Case Temperature at Start Point of Derating ; 25℃ in General

T_a : ディレーティングの始まる周囲温度 一般に25℃
Ambient Temperature at Start Point of Derating ; 25℃ in General

T_l : ディレーティングの始まるリード温度 一般に25℃
Lead Temperature at Start Point of Derating ; 25℃ in General

$P_{c(max)}$: 最大コレクタ(チャネル)損失
($P_{ch(max)}$) Maximum Collector(Channel) Dissipation

$T_{j(max)}$: 最大接合点温度
($T_{ch(max)}$) Maximum Junction(Channel) Temperature

θ_{j-c} : 接合部からケースまでの熱抵抗
(θ_{ch-c}) Thermal Impedance between Junction(Channel) and Case

θ_{j-a} : 接合点から周囲までの熱抵抗
Thermal Impedance between Junction and Air

θ_{j-l} : 接合点からリードまでの熱抵抗
Thermal Impedance between Junction and Lead

(2) 部品ディレーティング表 Component Derating List

MODEL : PSS10-5-5

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q2	CHIP TRANSISTOR	Tj(max):150°C	Tj : 92.7 °C	61.8%	
Q5	CHIP TRANSISTOR	Tj(max):150°C	Tj : 100.7 °C	67.1%	
Q6	CHIP MOS FET	Tch(max):150°C	Tch : 105.9 °C	70.6%	
D101	CHIP S.B.D	Tj(max):150°C	Tj : 96.7 °C	64.5%	
D102	CHIP S.B.D	Tj(max):150°C	Tj : 97.4 °C	65.0%	
D103	CHIP S.B.D	Tj(max):150°C	Tj : 98.5 °C	65.7%	
A1	CHIP I.C	Tj(max):150°C	Tj : 93.8 °C	62.5%	
A101	CHIP I.C	Tj(max):150°C	Tj : 91.5 °C	61.0%	

MODEL : PSS10-12-5

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q1	CHIP TRANSISTOR	Tj(max):150°C	Tj : 84.6 °C	56.4%	
Q2	CHIP TRANSISTOR	Tj(max):150°C	Tj : 93.2 °C	62.1%	
Q5	CHIP TRANSISTOR	Tj(max):150°C	Tj : 107.7 °C	71.8%	
Q6	CHIP MOS FET	Tch(max):150°C	Tch : 98.5 °C	65.7%	
D101	CHIP S.B.D	Tj(max):150°C	Tj : 106.4 °C	70.9%	
D102	CHIP S.B.D	Tj(max):150°C	Tj : 104.8 °C	69.9%	
D103	CHIP S.B.D	Tj(max):150°C	Tj : 102.8 °C	68.5%	
Z1	CHIP ZENER	Tj(max):150°C	Tj : 89.9 °C	59.9%	
A1	CHIP I.C	Tj(max):150°C	Tj : 95.0 °C	63.3%	
A101	CHIP I.C	Tj(max):150°C	Tj : 98.0 °C	65.3%	

MODEL : PSS10-24-5

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q1	CHIP TRANSISTOR	Tj(max):150°C	Tj : 85.0 °C	56.7%	
Q2	CHIP TRANSISTOR	Tj(max):150°C	Tj : 86.3 °C	57.5%	
Q5	CHIP TRANSISTOR	Tj(max):150°C	Tj : 95.2 °C	63.5%	
Q6	CHIP MOS FET	Tch(max):150°C	Tch : 92.9 °C	61.9%	
D101	CHIP S.B.D	Tj(max):150°C	Tj : 105.2 °C	70.1%	
D102	CHIP S.B.D	Tj(max):150°C	Tj : 106.6 °C	71.1%	
D103	CHIP S.B.D	Tj(max):150°C	Tj : 104.8 °C	69.9%	
Z1	CHIP ZENER	Tj(max):150°C	Tj : 88.4 °C	58.9%	
A1	CHIP I.C	Tj(max):150°C	Tj : 87.1 °C	58.1%	
A101	CHIP I.C	Tj(max):150°C	Tj : 91.3 °C	60.9%	

MODEL : PSS10-48-5

部品番号 Location No.	部品名 Part Name	最大定格 MAX Rating	使用状態 Actual Rating	ディレーティング率 Derating Factor	備考 Note
Q1	CHIP TRANSISTOR	Tj(max):150°C	Tj : 86.4 °C	57.6%	
Q2	CHIP TRANSISTOR	Tj(max):150°C	Tj : 85.5 °C	57.0%	
Q5	CHIP TRANSISTOR	Tj(max):150°C	Tj : 94.7 °C	63.1%	
Q6	CHIP MOS FET	Tch(max):150°C	Tch : 96.2 °C	64.1%	
D101	CHIP S.B.D	Tj(max):150°C	Tj : 105.7 °C	70.5%	
D102	CHIP S.B.D	Tj(max):150°C	Tj : 105.5 °C	70.3%	
D103	CHIP S.B.D	Tj(max):150°C	Tj : 105.9 °C	70.6%	
Z1	CHIP ZENER	Tj(max):150°C	Tj : 92.4 °C	61.6%	
A1	CHIP I.C	Tj(max):150°C	Tj : 87.0 °C	58.0%	
A101	CHIP I.C	Tj(max):150°C	Tj : 93.7 °C	62.5%	

3. 主要部品温度上昇値 Main Components Temperature Rise ΔT List

MODEL : PSS10-**-5

(1) 測定条件 Measuring Conditions

・入力電圧	: 定格	・出力電流	: 100%
Input Voltage	Rated	Output Current	
・周囲温度	: 25°C	・取付方法	: 水平取付 (ケース面上)
Ambient Temperature		Mounting Method	Horizontal Mounting
・冷却方式	: 自然空冷		
Cooling	Convection Cooling		

MODEL : PSS10-5-5, PSS10-12-5

部品番号 Location No.	部品名 Part Name	PSS10-5-5	PSS10-12-5
		温度上昇値 ΔT Temperature Rise(°C)	温度上昇値 ΔT Temperature Rise(°C)
Q1	CHIP TRANSISTOR	Nothing	33.1
Q2	CHIP TRANSISTOR	42.7	43.2
Q5	CHIP TRANSISTOR	46.5	47.2
Q6	CHIP MOS FET	50.0	46.7
D101	CHIP S.B.D	43.5	52.3
D102	CHIP S.B.D	44.2	50.7
D103	CHIP S.B.D	45.3	48.7
Z1	CHIP ZENER	Nothing	39.0
A1	CHIP I.C	42.7	43.2
A101	CHIP I.C	41.2	47.7
L1	CHIP COIL	33.3	33.1
L101	CHIP COIL	41.2	47.7
T1	TRANS.,PULSE	44.5	46.0

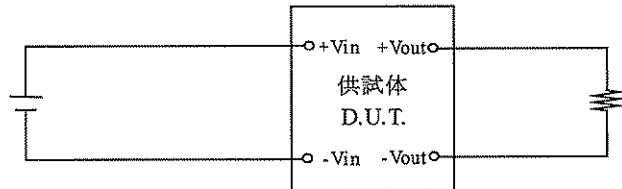
MODEL : PSS10-24-5, PSS10-48-5

部品番号 Location No.	部品名 Part Name	PSS10-24-5	PSS10-48-5
		温度上昇値 ΔT Temperature Rise(°C)	温度上昇値 ΔT Temperature Rise(°C)
Q1	CHIP TRANSISTOR	35.0	36.4
Q2	CHIP TRANSISTOR	36.3	35.5
Q5	CHIP TRANSISTOR	40.6	41.7
Q6	CHIP MOS FET	42.3	44.2
D101	CHIP S.B.D	51.1	51.6
D102	CHIP S.B.D	52.5	51.4
D103	CHIP S.B.D	50.7	51.8
Z1	CHIP ZENER	37.1	39.5
A1	CHIP I.C	36.3	35.5
A101	CHIP I.C	41.0	43.4
L1	CHIP COIL	33.6	35.5
L101	CHIP COIL	50.0	51.2
T1	TRANS.,PULSE	41.8	45.6

4. アブノーマル試験 Abnormal Test

MODEL : PSS10-48-5

(1) 試験条件及び回路 Test Condition and Circuit



- ・ 入力電圧 : 76VDC
- Input Voltage
- ・ 出力電流 : 2A(100%)
- Output Current
- ・ 周囲温度 : 25°C
- Ambient Temperature

(2) 試験結果 Test Results

No.	試験箇所 Test Position		試験モード Test Mode		試験結果 Test Results												備考 Note	
	部品 Location No.	試験端子 Test Point	S H O R T	O P E N	Fi:Fire				So:Smoke			Bu:Burst			Se:Smell			Re:Red Hot
					Da:Damaged	Fu:Fuse Blown	NO:No Output	NC:No Change	Ot:Others	1	2	3	4	5	6	7		8
					発 火 Fi	発 煙 So	破 裂 Bu	異 臭 Se	発 熱 Re	破 損 Da	ヒ ュー ズ 断 Fu	OV P	OC P	出力 断 NO	変 化 な し NC	そ の 他 Ot		
1	Q5 PNP	C-E (3-5, 6pin)	●												●			
2		B-E (3-4pin)	●													●	効率低下 Efficiency down	
3		C-B (4-5, 6pin)	●												●			
4		C (5, 6pin)		●							●	●			●		Da:Q6	
5		E (3pin)		●							●	●			●		Da:Q6	
6		B (4pin)		●							●	●			●		Da:Q6	

No.	試験箇所 Test Position		試験 モード Test Mode		試験結果 Test Results												備考 Note	
	部品 Location No.	試験端子 Test Point	S H O R T	O P E N	Fi:Fire			So:Smoke			Bu:Burst			Se:Smell		Re:Red Hot		
					1	2	3	4	5	6	7	8	9	10	11	12		備考 Note
					発 火 Fi	発 煙 So	破 裂 Bu	異 臭 Se	発 熱 Re	破 損 Da	ヒ ュー ズ 断 Fu	O V P	O C P	出 力 断 NO	変 化 な し NC	そ の 他 Ot		
7	Q5 NPN	C-E (1-7, 8pin)	●							●	●						Da:Q6	
8		B-E (1-2pin)	●														● 効率低下 Efficiency down	
9		C-B (2-7, 8pin)	●							●	●			●			Da:Q6	
10		C (7, 8pin)		●										●				
11		E (1pin)		●										●				
12		B (2pin)		●										●				
13	Q5	2-3pin	●													●	効率低下 Efficiency down	
14		5-6pin	●											●				
15		6-7pin	●							●				●			Da:R2	
16		7-8pin	●												●			
17	Q6	D-S	●								●			●				
18		D-G	●							●	●			●			Da:Q5,Q6,A1,R27	
19		G-S	●											●				
20		D		●										●				
21		S		●										●				
22		G		●										●				
23	L1		●												●			
24				●										●				
25	L101		●													●	リップル大 Output ripple increase	
26				●						●	●			●			Da:Q6	
27	D101		●											●				
28				●												●	効率低下 Efficiency down	
29	D102		●											●				
30				●												●	効率低下 Efficiency down	
31	D103		●											●				
32				●												●	効率低下 Efficiency down	
33	A1	1-2pin	●											●				
34		2-3pin	●											●				
35		3-4pin	●											●				
36		5-6pin	●											●				
37		6-7pin	●								●	●		●			Da:Q6	
38		7-8pin	●											●				
39		1pin		●							●	●		●			Da:A1	
40		2pin		●												●		
41		3pin		●													●	出力電圧低下 Output voltage go down
42		4pin		●										●				
43		5pin		●										●				
44		6pin		●										●				
45	7pin		●										●					
46	8pin		●										●					

No.	試験箇所 Test Position		試験モード Test Mode		試験結果 Test Results												備考 Note		
	部品 Location No.	試験端子 Test Point	S H O R T	O P E N	Fi:Fire			So:Smoke			Bu:Burst			Se:Smell		Re:Red Hot			
					1	2	3	4	5	6	7	8	9	10	11	12		備考 Note	
					Da:Damaged	Fu:Fuse Blown	NO:No Output	NC:No Change	O C P	出 力 断	変 化 な し	そ の 他							
47	PC1	K-A	●														●	出力電圧上昇 Output voltage go up	
48		C-E	●											●					
49		K		●														●	出力電圧上昇 Output voltage go up
50		A		●														●	出力電圧上昇 Output voltage go up
51		C		●														●	出力電圧上昇 Output voltage go up
52		E		●														●	出力電圧上昇 Output voltage go up
53	T1	1-2pin	●								●				●				
54		2-3pin	●															●	出力電圧低下 Output voltage go down
55		3-4pin	●								●	●			●				Da:A1
56		5-6pin	●														●		
57		6-7pin	●									●			●				
58		7-8pin	●														●		
59		1pin		●											●				
60		2pin		●														●	効率低下 Efficiency down
61		3pin		●														●	効率低下 Efficiency down
62		4pin		●											●				
63		5pin		●														●	効率低下 Efficiency down
64		6pin		●														●	効率低下 Efficiency down
65		7pin		●														●	効率低下 Efficiency down
66		8pin		●														●	効率低下 Efficiency down

5. 振動試験 Vibration Test

MODEL : PSS10-48-5

(1) 振動試験種類 Vibration Test Class

掃引振動数耐久試験 Frequency Variable Endurance Test

(2) 使用振動試験装置 Equipment Used

EMIC (株)製

制御部

F-400-BM-E47

加振部

905-FN

EMIC CORP.

Controller

Vibrator

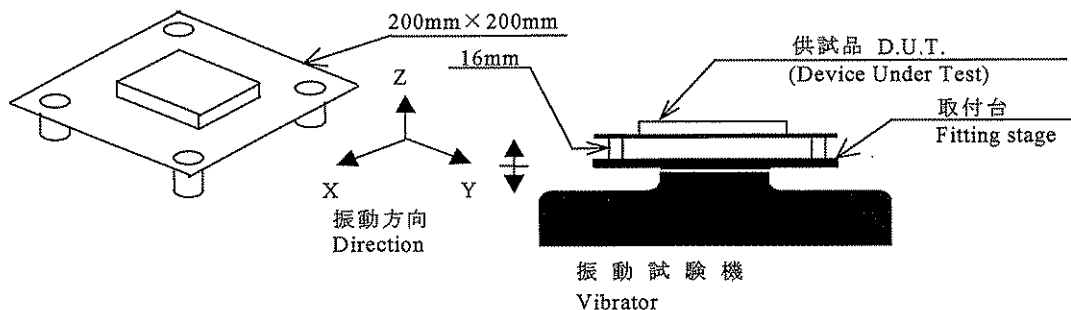
(3) 供試品台数 The Number of D.U.T. (Device Under Test)

1台 (unit)

(4) 試験条件 Test Conditions

- ・周波数範囲 10~55Hz
Sweep Frequency
- ・掃引時間 1分間
Sweep Time
- ・振幅 一定 (1.52mm)
Amplitude
- ・振幅方向 X, Y, Z
Direction
- ・試験時間 2時間
Test Time

(5) 試験方法 Test Method



供試品を基板に取付け(入出力信号ピンをはんだ付け)、それを取付台に固定する。

Fix the D.U.T. on the circuit board (soldering Input Output signal terminals) and fix it on the fitting-stage.

(6) 試験結果 Test Results

合格 OK

・測定条件 Measuring Conditions

入力電圧 : 48VDC

出力電流 : 2A(100%)

周囲温度 : 25°C

Input Voltage

Output Current

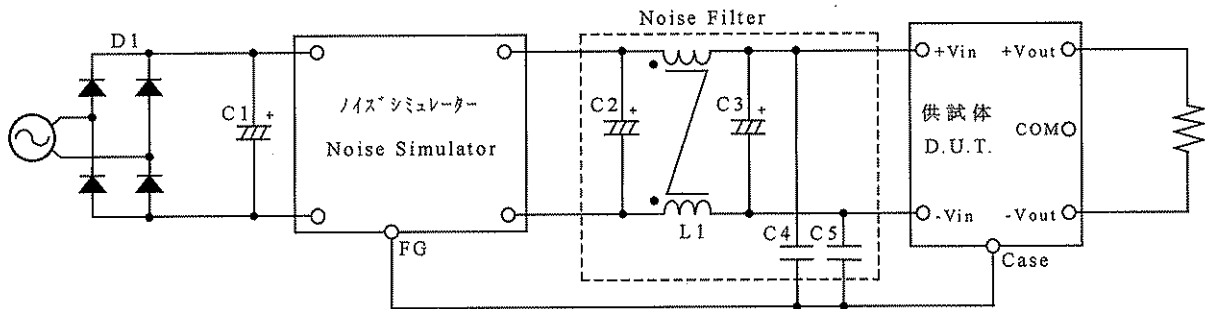
Ambient Temperature

測定確認項目 Check Item	出力電圧 (V) Output Voltage	リップル電圧 (mVp-p) Ripple Voltage	機構・実装状態 D.U.T. State	
試験前 Before Test	4.987	12.4	異常なし OK	
試験後 After Test	X	4.988	12.8	異常なし OK
	Y	4.988	12.7	異常なし OK
	Z	4.988	12.5	異常なし OK

6. ノイズシミュレート試験 Noise Simulate Test

MODEL : PSS10-**-5

(1) 試験回路及び測定器 Test Circuit and Equipment



- ・ノイズシミュレーター Noise Simulator : INS-4320 (ノイズ研究所) (Noise Laboratory Co.,LTD.)
- ・ブリッジダイオード (D1) Bridge Rectifier : PGH758AM (日本インター) (Nihon Inter)

入力電圧 Input Voltage	5V	12V	24V	48V
・コモンモード・チョークコイル (L1) Common-mode Choke Coil	330 μ H	220 μ H	220 μ H	470 μ H
・電解コンデンサ (C1) Electrolytic Cap.	16V 4700 μ F \times 3	35V 2200 μ F	50V 1000 μ F	100V 470 μ F
・電解コンデンサ (C2) Electrolytic Cap.	16V 10 μ F	35V 10 μ F	-	-
・フィルムコンデンサ (C2) Film Cap.	-	-	50V 1 μ F	100V 0.47 μ F
・電解コンデンサ (C3) Electrolytic Cap.	16V 1000 μ F	35V 220 μ F	50V 47 μ F	100V 22 μ F
・セラミックコンデンサ (C4,C5) Ceramic Cap.	3kV 4700pF	3kV 4700pF	3kV 4700pF	3kV 4700pF

(2) 試験条件 Test Conditions

- ・入力電圧 Input Voltage : 定格 Rated
- ・出力電圧 Output Voltage : 定格 Rated
- ・出力電流 Output Current : 100%
- ・周囲温度 Ambient Temperature : 25 $^{\circ}$ C
- ・パルス幅 Pulse Width : 50ns,1000ns
- ・ノイズ電圧 Noise Level : 0~0.5kV
- ・極性 Polarity : +, -
- ・モード Mode : ノーマル、コモン Normal, Common
- ・トリガ周波数 Trigger Frequency : 20Hz~ 62.5Hz

(3) 判定条件 Acceptable Conditions

- 1.破壊しない事 Not to be broken
- 2.出力がダウンしない事 Not to be shut down output
- 3.その他異常のない事 No other out of orders

(4) 試験結果 Test Result

合格 OK

7. はんだ耐熱性試験 Resistance to Soldering Heat Test

MODEL : PSS10-48-5

(1) 使用装置 Equipment Used

自動ハンダ付け装置 : TLC-350XIV (東京生産技研)
AUTOMATIC DIP SOLDERING MACHINE (TSG)

(2) 供試品台数 The Number of D.U.T. (Device Under Test)

1 台 (unit)

(3) 試験条件 Test Conditions

- ・溶解はんだ温度 : 260°C
Dip soldering temperature
- ・浸漬保持時間 : 10秒
Dip time 10 seconds
- ・予備加熱温度 : 120°C
Pre-heating temperature
- ・予備加熱時間 : 60秒
Pre-heating time 60 seconds

(4) 試験方法 Test Method

初期測定の後、供試品を基板にのせ、自動はんだ付け装置でフラックス浸漬、予備加熱、はんだ付けを行う。常温常湿下に1時間放置し、出力に異常がない事を確認する。

Before testing, check if there is no abnormal output, then put the D.U.T. on circuit board, transfer to flux-dipping, pre-heating, and soldering in the automatic dip soldering machine. Leave it for 1 hour at the room temperature, then check if there is no abnormal output.

(5) 試験結果 Test Results

合格 OK

・測定条件 Measuring Conditions

入力電圧 : 48VDC 出力電流 : 2A(100%) 周囲温度 : 25°C
Input Voltage Output Current Ambient Temperature

測定確認項目 Check Item		試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.016	5.017
リップル電圧 Ripple Voltage	mVp-p	11.8	10.7
入力変動 Line Regulation	mV	3	1
負荷変動 Load Regulation	mV	3	4
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK

8. 熱衝撃試験 Thermal Shock Test

MODEL : PSS10-48-5

(1) 使用計測器 Equipment Used

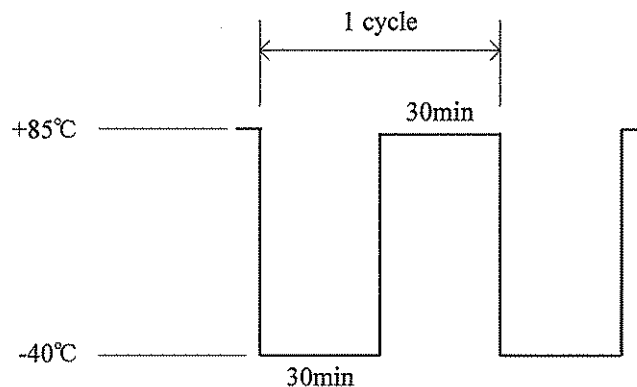
THERMAL SHOCK CHAMBER TSV-40 (TABAI ESPEC CORP.)

(2) 供試品台数 The Number of D.U.T. (Device Under Test)

10 台 (units)

(3) 試験条件 Test Conditions

- ・ 電源周囲温度 : $-40^{\circ}\text{C} \Leftrightarrow +85^{\circ}\text{C}$
Ambient Temperature
- ・ 試験時間 : 30min \Leftrightarrow 30min
Test Time



- ・ 試験サイクル : 200、500 サイクル
Test Cycles 200, 500 cycles
- ・ 非動作
Not Operating

(4) 試験方法 Test Method

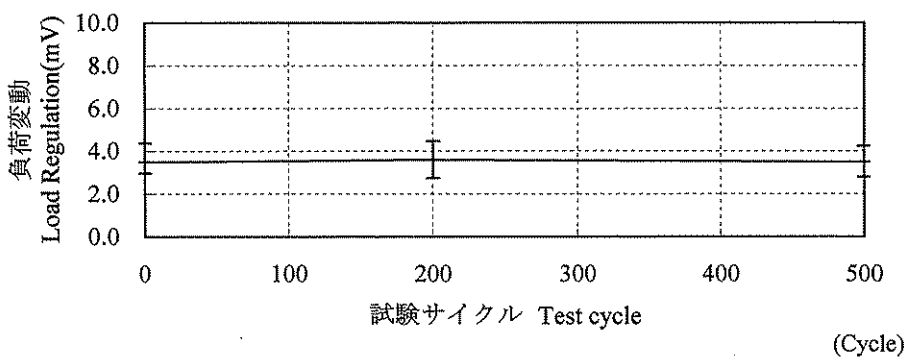
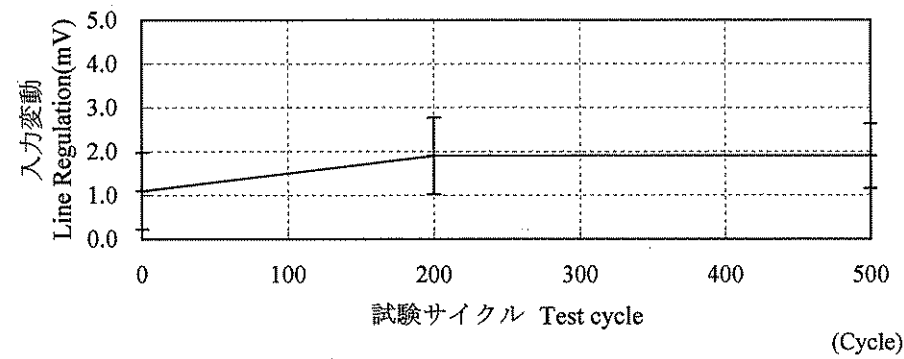
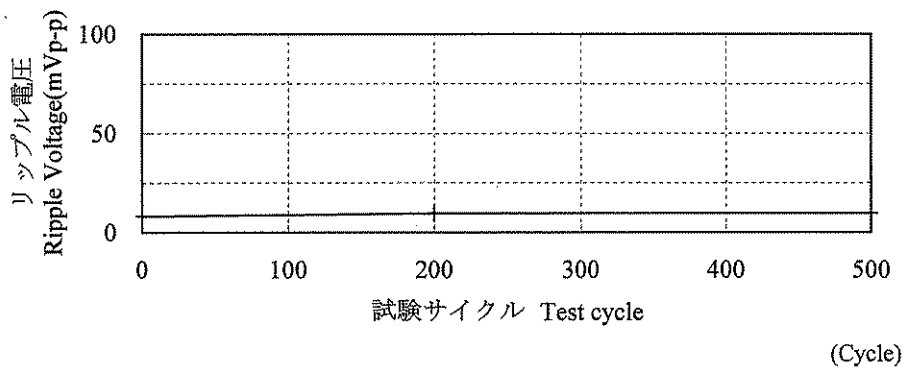
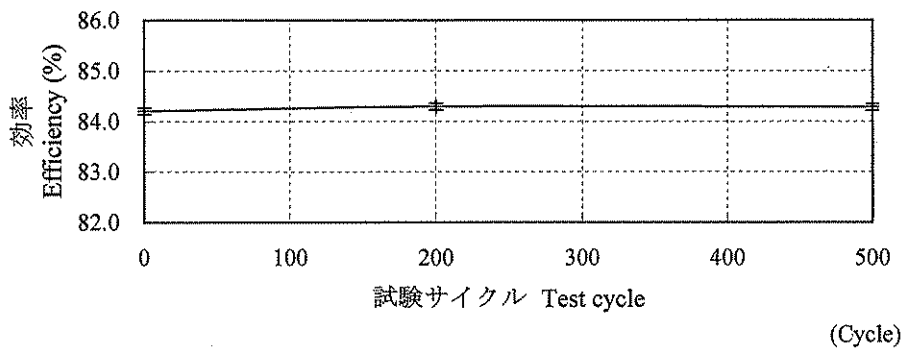
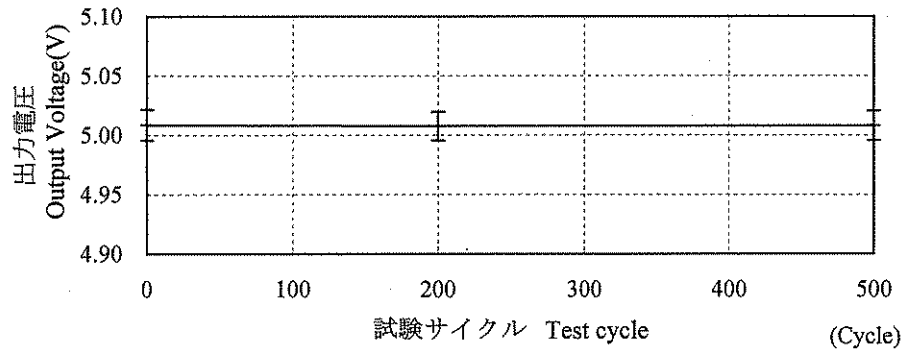
初期測定の後、供試品を試験槽に入れ、上記サイクルで試験を行う。200、500 サイクル後に、供試品を常温常湿下に1時間放置し、出力に異常がない事を確認する。

Before the test check if there is no abnormal output and put the D.U.T. in the testing chamber. Then test it in the above cycles. After the test is completed leave it for 1 hour at room temperature and check it if there is no abnormal output.

(5) 試験結果 Test Results

合格 OK

測定データは、次頁に示す。
See next page for measuring data.



9. 高温貯蔵試験 High Temperature Storage Test

MODEL : PSS10-48-5

(1) 使用計測器 Equipment Used

TEMPERATURE CHAMBER SU240 (TABAI ESPEC CORP.)

(2) 供試品台数 The Number of D.U.T. (Device Under Test)

3 台 (units)

(3) 試験条件 Test Conditions

・電源周囲温度 : 85°C	・試験時間 : 100時間	・非動作
Ambient Temperature	Test Time 100 hours	Not operating

(4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、槽の温度を室温 (25°C) から規定の温度 (85°C) まで徐々に上げる。供試品を規定温度で100時間放置し、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. in testing chamber, and the chamber temperature is gradually increased from 25°C to 85°C. Leave the D.U.T. for 100 hours at 85°C and for 1 hour at the room temperature, then check if there is no abnormal output.

(5) 試験結果 Test Results

合格 OK

・測定条件 Measuring Conditions

入力電圧 : 48VDC	出力電流 : 2A(100%)	周囲温度 : 25°C
Input Voltage	Output Current	Ambient Temperature

測定確認項目 Check Item		No.1		No.2		No.3	
		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.017	5.018	5.015	5.016	5.015	5.015
リップル電圧 Ripple Voltage	mVp-p	10.4	11.0	12.1	11.8	11.0	10.8
入力変動 Line Regulation	mV	1	2	1	3	4	4
負荷変動 Load Regulation	mV	4	4	4	3	3	3
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK

10. 低温貯蔵試験 Low Temperature Storage Test

MODEL : PSS10-48-5

(1) 使用計測器 Equipment Used

TEMPERATURE CHAMBER SU240 (TABAI ESPEC CORP.)

(2) 供試品台数 The Number of D.U.T. (Device Under Test)

3 台 (units)

(3) 試験条件 Test Conditions

・電源周囲温度 : -40℃	・試験時間 : 100時間	非動作
Ambient Temperature	Test Time 100 hours	Not operating

(4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、槽の温度を室温（25℃）から規定の温度（-40℃）まで徐々に下げる。供試品を規定温度で100時間放置し、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. in testing chamber, and the chamber temperature is gradually decreased from 25℃ to -40℃. Leave the D.U.T. for 100 hours at -40℃ and for 1 hour at the room temperature, then check if there is no abnormal output.

(5) 試験結果 Test Results

合格 OK

・測定条件 Measuring Conditions

入力電圧 : 48VDC	出力電流 : 2A(100%)	周囲温度 : 25℃
Input Voltage	Output Current	Ambient Temperature

測定確認項目 Check Item		No.1		No.2		No.3	
		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.017	5.017	5.011	5.015	5.010	5.015
リップル電圧 Ripple Voltage	mVp-p	10.3	10.4	11.7	12.1	10.2	11.0
入力変動 Line Regulation	mV	1	1	3	1	2	4
負荷変動 Load Regulation	mV	3	4	6	4	4	3
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK

1 1. 高温加湿通電試験 High Temperature and High Humidity Bias Test

MODEL : PSS10-48-5

(1) 使用計測器 Equipment Used

TEMP.& HUMID. CHAMBER PSL-2SPH (TABAI ESPEC CORP.)

(2) 供試品台数 The Number of D.U.T. (Device Under Test)

2 台 (units)

(3) 試験条件 Test Conditions

・ 周囲温度 : 85°C Ambient Temperature	・ 湿度 : 95%RH Humidity	・ 試験時間 : 1000時間 Test Time
・ 入力電圧 : 48VDC Input Voltage	・ 出力電圧 : 定格 Output Voltage Rated	・ 出力電流 : 0A(0%) Output Current

(4) 試験方法 Test Method

初期測定の後、供試品を試験槽に入れ、槽の温度を室温 (25°C) から周囲温度が規定の温度 (85°C) になるまで徐々に上げる。供試品を規定の条件にて1000時間動作させ、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Then fix the D.U.T. in testing chamber, and the chamber temperature is gradually increased from 25°C to 85°C. Operate the D.U.T. for 1000 hours according to above conditions and leave D.U.T for 1 hour at the room temperature, then check if there is no abnormal output.

(5) 試験結果 Test Results

合格 OK

・ 試験条件 Measuring Conditions

入力電圧 : 48VDC

Input Voltage

出力電流 : 2A (100%)

Output Current

周囲温度 : 25°C

Ambient Temperature

		No.1		No.2	
測定確認項目 Check Item		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	4.996	4.997	4.971	4.974
リップル電圧 Ripple Voltage	mVp-p	9.8	11.5	9.9	12.9
入力変動 Line Regulation	mV	1	1	1	1
負荷変動 Load Regulation	mV	4	4	3	3
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK

1 2. 高温連続通電試験 High Temperature Bias Test

MODEL : PSS10-48-5

(1) 供試品台数 The Number of D.U.T. (Device Under Test)

5 台 (units)

(2) 試験条件 Test Conditions

・ 周囲温度 : 50°C	・ 試験時間 : 1000時間	
Ambient Temperature	Test Time 1000 hours	
・ 入力電圧 : 48VDC	・ 出力電圧 : 定格	・ 出力電流 : 2A(100%)
Input Voltage	Output Voltage Rated	Output Current

(3) 試験方法 Test Method

初期測定の後、供試品を規定の条件にて1000時間動作させ、常温常湿下に1時間放置した後、出力に異常がない事を確認する。

Check if there is no abnormal output before test. Operate the D.U.T. for 1000 hours according to above conditions and leave D.U.T for 1 hour at the room temperature, then check if there is no abnormal output.

(4) 試験結果 Test Results

合格 OK

測定データは、次頁に示す。
See next page for measuring data.

・測定条件 Measuring Conditions

入力電圧 : 48VDC

出力電流 : 2A(100%)

周囲温度 : 25°C

Input Voltage

Output Current

Ambient Temperature

測定確認項目 Check Item		No.1		No.2		No.3	
		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.019	5.019	5.004	5.003	4.996	4.997
リップル 電圧 Ripple Voltage	mVp-p	12.0	12.7	9.1	11.5	12.3	13.5
入力変動 Line Regulation	mV	3	2	1	3	1	1
負荷変動 Load Regulation	mV	2	4	3	4	4	4
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK	異常なし OK

測定確認項目 Check Item		No.4		No.5	
		試験前 Before Test	試験後 After Test	試験前 Before Test	試験後 After Test
出力電圧 Output Voltage	V	5.033	5.032	4.999	5.000
リップル 電圧 Ripple Voltage	mVp-p	8.4	10.6	9.3	10.4
入力変動 Line Regulation	mV	2	3	2	3
負荷変動 Load Regulation	mV	5	3	3	3
絶縁抵抗 Insulation Resistance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK
耐電圧 Withstand Voltage	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK
外観 Appearance	—	異常なし OK	異常なし OK	異常なし OK	異常なし OK